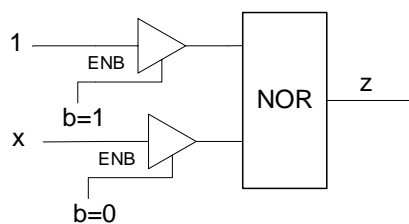


C'è una sola risposta corretta per ogni domanda
 Usare lo spazio bianco sul retro del foglio per appunti, se serve



- 1) Nel circuito sopra indicato, l'uscita z
- Vale certamente 0
 - Vale certamente 1
 - È in alta impedenza
 - Nessuna delle precedenti

	x_3x_2			
x_1x_0	00	01	11	10
00	0	1	1	0
01	0	1	-	1
11	-	1	1	1
10	-	1	0	0
	z			

- 2) La sintesi a costo minimo a porte NOR della mappa sopra disegnata ha un costo a porte pari a

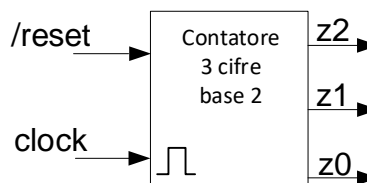
- 4
 - 5
 - 6
 - Nessuna delle precedenti
- 3) Quale dei seguenti blocchi di codice lascia AX inalterato?
- SHL \$2, %AX
 - SAL \$2, %AX
 - RCL \$2, %AX
 - Nessuna delle precedenti

- 4) La somma di **tre** numeri naturali su n cifre in base β qualunque è sempre rappresentabile su $n + 1$ cifre

- Verò, per qualunque β
- Falso, per qualunque β
- Verò solo se $\beta \geq 3$
- Nessuna delle precedenti

- 5) Due numeri a, b si dicono "inversi modulo α " se $|a \cdot b|_{\alpha} = 1$. Secondo questa definizione, un inverso di -2, modulo 3, è:

- 1
- 4
- 5
- Nessuna delle precedenti



- 6) Detto T il periodo del clock, per avere un clock di periodo $4T$ posso usare l'uscita

- $z0$
- $z1$
- $z2$
- Nessuna delle precedenti

MOV (%DP), %AL

- 7) Nel calcolatore visto a lezione, durante la fase di *esecuzione* dell'istruzione scritta sopra, l'operando sorgente si trova nel registro

- SOURCE
- DP
- SOURCE_ADDR
- Nessuna delle precedenti

- 8) Una variabile di condizionamento:

- è generata nella parte controllo
- può avere un numero qualunque di bit
- non può dipendere dallo stato di ingresso della rete
- Nessuna delle precedenti

- 9) La sincronizzazione tra il processore e un'interfaccia parallela di uscita con handshake avviene:

- Tramite fili /dav, rfd
- Tramite fili soc, eoc
- Tramite un apposito sottoprogramma
- Nessuna delle precedenti

DIV %BL

- 10) L'istruzione scritta sopra genera certamente un'eccezione quando

- AL = 1111_1111, BL = 0000_0001
- AH = 0000_0001, BL = 0000_0001
- AH = 0000_0001, BL = 1111_1111
- Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xwJ9YYUaMQTy8Pez7>

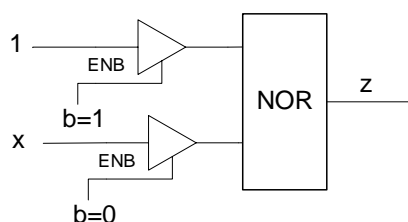
<https://tinyurl.com/53sbjkeb>

♥ - *cuori*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) Nel circuito sopra indicato, l'uscita z

- a) Vale certamente 0
- b) Vale certamente 1
- c) È in alta impedenza
- d) Nessuna delle precedenti

	x_3x_2			
x_1x_0	00	01	11	10
00	0	1	1	0
01	0	1	-	1
11	-	1	1	1
10	-	1	0	0
	z			

2) La sintesi a costo minimo a porte NOR della mappa sopra disegnata ha un costo *a porte* pari a

- a) 4
- b) 5
- c) 6
- d) Nessuna delle precedenti

3) Quale dei seguenti blocchi di codice lascia AX inalterato?

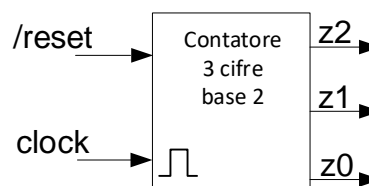
- a) SHL \$2, %AX
- SHR \$2, %AX
- b) SAL \$2, %AX
- SAR \$2, %AX
- c) RCL \$2, %AX
- RCR \$2, %AX
- d) Nessuna delle precedenti

4) La somma di **tre** numeri naturali su n cifre in base β qualunque è sempre rappresentabile su $n + 1$ cifre

- a) Vero, per qualunque β
- b) Falso, per qualunque β
- c) Vero solo se $\beta \geq 3$
- d) Nessuna delle precedenti

5) Due numeri a, b si dicono "inversi modulo α " se $|a \cdot b|_{\alpha} = 1$. Secondo questa definizione, un inverso di -2 , modulo 3, è:

- a) -1
- b) -4
- c) -5
- d) Nessuna delle precedenti



6) Detto T il periodo del clock, per avere un clock di periodo $4T$ posso usare l'uscita

- a) $z0$
- b) $z1$
- c) $z2$
- d) Nessuna delle precedenti

MOV (%DP), %AL

7) Nel calcolatore visto a lezione, durante la fase di *esecuzione* dell'istruzione scritta sopra, l'operando sorgente si trova nel registro

- a) SOURCE
- b) DP
- c) SOURCE_ADDR
- d) Nessuna delle precedenti

8) Una variabile di condizionamento:

- a) è generata nella parte controllo
- b) può avere un numero qualunque di bit
- c) non può dipendere dallo stato di ingresso della rete
- d) Nessuna delle precedenti

9) La sincronizzazione tra il processore e un'interfaccia parallela di uscita con handshake avviene:

- a) Tramite fili /dav, rfd
- b) Tramite fili soc, eoc
- c) Tramite un apposito sottoprogramma
- d) Nessuna delle precedenti

DIV %BL

10) L'istruzione scritta sopra genera certamente un'eccezione quando

- a) AL = 1111_1111, BL = 0000_0001
- b) AH = 0000_0001, BL = 0000_0001
- c) AH = 0000_0001, BL = 1111_1111
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xwJ9YYUaMQTy8Pez7>

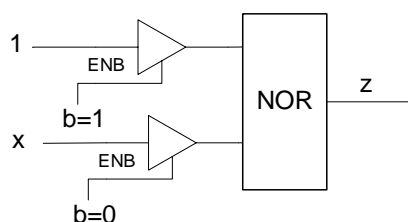
<https://tinyurl.com/53sbjkeb>

◆ - *quadri*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) Nel circuito sopra indicato, l'uscita z

- a) Vale certamente 0
- b) Vale certamente 1
- c) È in alta impedenza
- d) Nessuna delle precedenti

	x_3x_2			
x_1x_0	00	01	11	10
00	0	1	1	0
01	0	1	-	1
11	-	1	1	1
10	-	1	0	0
	z			

2) La sintesi a costo minimo a porte NOR della mappa sopra disegnata ha un costo *a porte* pari a

- a) 4
- b) 5
- c) 6
- d) Nessuna delle precedenti

3) Quale dei seguenti blocchi di codice lascia AX inalterato?

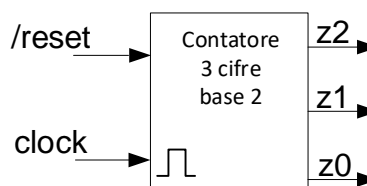
- a) SHL \$2, %AX
- SHR \$2, %AX
- b) SAL \$2, %AX
- SAR \$2, %AX
- c) RCL \$2, %AX
- RCR \$2, %AX
- d) Nessuna delle precedenti

4) La somma di **tre** numeri naturali su n cifre in base β qualunque è sempre rappresentabile su $n + 1$ cifre

- a) Vero, per qualunque β
- b) Falso, per qualunque β
- c) Vero solo se $\beta \geq 3$
- d) Nessuna delle precedenti

5) Due numeri a, b si dicono "inversi modulo α " se $|a \cdot b|_{\alpha} = 1$. Secondo questa definizione, un inverso di -2 , modulo 3, è:

- a) -1
- b) -4
- c) -5
- d) Nessuna delle precedenti



6) Detto T il periodo del clock, per avere un clock di periodo $4T$ posso usare l'uscita

- a) $z0$
- b) $z1$
- c) $z2$
- d) Nessuna delle precedenti

MOV (%DP), %AL

7) Nel calcolatore visto a lezione, durante la fase di *esecuzione* dell'istruzione scritta sopra, l'operando sorgente si trova nel registro

- a) SOURCE
- b) DP
- c) SOURCE_ADDR
- d) Nessuna delle precedenti

8) Una variabile di condizionamento:

- a) è generata nella parte controllo
- b) può avere un numero qualunque di bit
- c) non può dipendere dallo stato di ingresso della rete
- d) Nessuna delle precedenti

9) La sincronizzazione tra il processore e un'interfaccia parallela di uscita con handshake avviene:

- a) Tramite fili /dav, rfd
- b) Tramite fili soc, eoc
- c) Tramite un apposito sottoprogramma
- d) Nessuna delle precedenti

DIV %BL

10) L'istruzione scritta sopra genera certamente un'eccezione quando

- a) AL = 1111_1111, BL = 0000_0001
- b) AH = 0000_0001, BL = 0000_0001
- c) AH = 0000_0001, BL = 1111_1111
- d) Nessuna delle precedenti



Domande di Reti Logiche – compito del 04/06/2024

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xwJ9YYUaMQTy8Pez7>

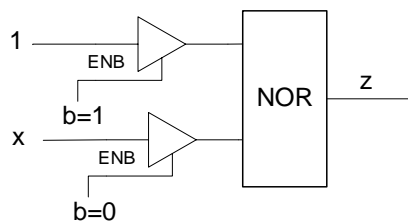
<https://tinyurl.com/53sbjkeb>

♣ - *fiori*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve



1) Nel circuito sopra indicato, l'uscita z

- a) Vale certamente 0
- b) Vale certamente 1
- c) È in alta impedenza
- d) Nessuna delle precedenti

	x_3x_2			
x_1x_0	00	01	11	10
00	0	1	1	0
01	0	1	-	1
11	-	1	1	1
10	-	1	0	0
	z			

2) La sintesi a costo minimo a porte NOR della mappa sopra disegnata ha un costo a porte pari a

- a) 4
- b) 5
- c) 6
- d) Nessuna delle precedenti

3) Quale dei seguenti blocchi di codice lascia AX inalterato?

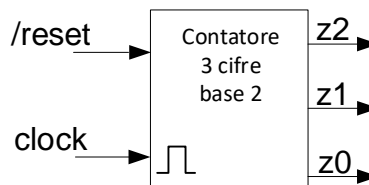
- a) SHL \$2, %AX
- SHR \$2, %AX
- b) SAL \$2, %AX
- SAR \$2, %AX
- c) RCL \$2, %AX
- RCR \$2, %AX
- d) Nessuna delle precedenti

4) La somma di **tre** numeri naturali su n cifre in base β qualunque è sempre rappresentabile su $n + 1$ cifre

- a) Vero, per qualunque β
- b) Falso, per qualunque β
- c) Vero solo se $\beta \geq 3$
- d) Nessuna delle precedenti

5) Due numeri a, b si dicono "inversi modulo α " se $|a \cdot b|_{\alpha} = 1$. Secondo questa definizione, un inverso di -2 , modulo 3, è:

- a) -1
- b) -4
- c) -5
- d) Nessuna delle precedenti



6) Detto T il periodo del clock, per avere un clock di periodo $4T$ posso usare l'uscita

- a) z0
- b) z1
- c) z2
- d) Nessuna delle precedenti

MOV (%DP), %AL

7) Nel calcolatore visto a lezione, durante la fase di *esecuzione* dell'istruzione scritta sopra, l'operando sorgente si trova nel registro

- a) SOURCE
- b) DP
- c) SOURCE_ADDR
- d) Nessuna delle precedenti

8) Una variabile di condizionamento:

- a) è generata nella parte controllo
- b) può avere un numero qualunque di bit
- c) non può dipendere dallo stato di ingresso della rete
- d) Nessuna delle precedenti

9) La sincronizzazione tra il processore e un'interfaccia parallela di uscita con handshake avviene:

- a) Tramite fili /dav, rfd
- b) Tramite fili soc, eoc
- c) Tramite un apposito sottoprogramma
- d) Nessuna delle precedenti

DIV %BL

10) L'istruzione scritta sopra genera certamente un'eccezione quando

- a) AL = 1111_1111, BL = 0000_0001
- b) AH = 0000_0001, BL = 0000_0001
- c) AH = 0000_0001, BL = 1111_1111
- d) Nessuna delle precedenti



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xwJ9YYUaMQTy8Pez7>

<https://tinyurl.com/53sbjkeb>

♠ - *picche*